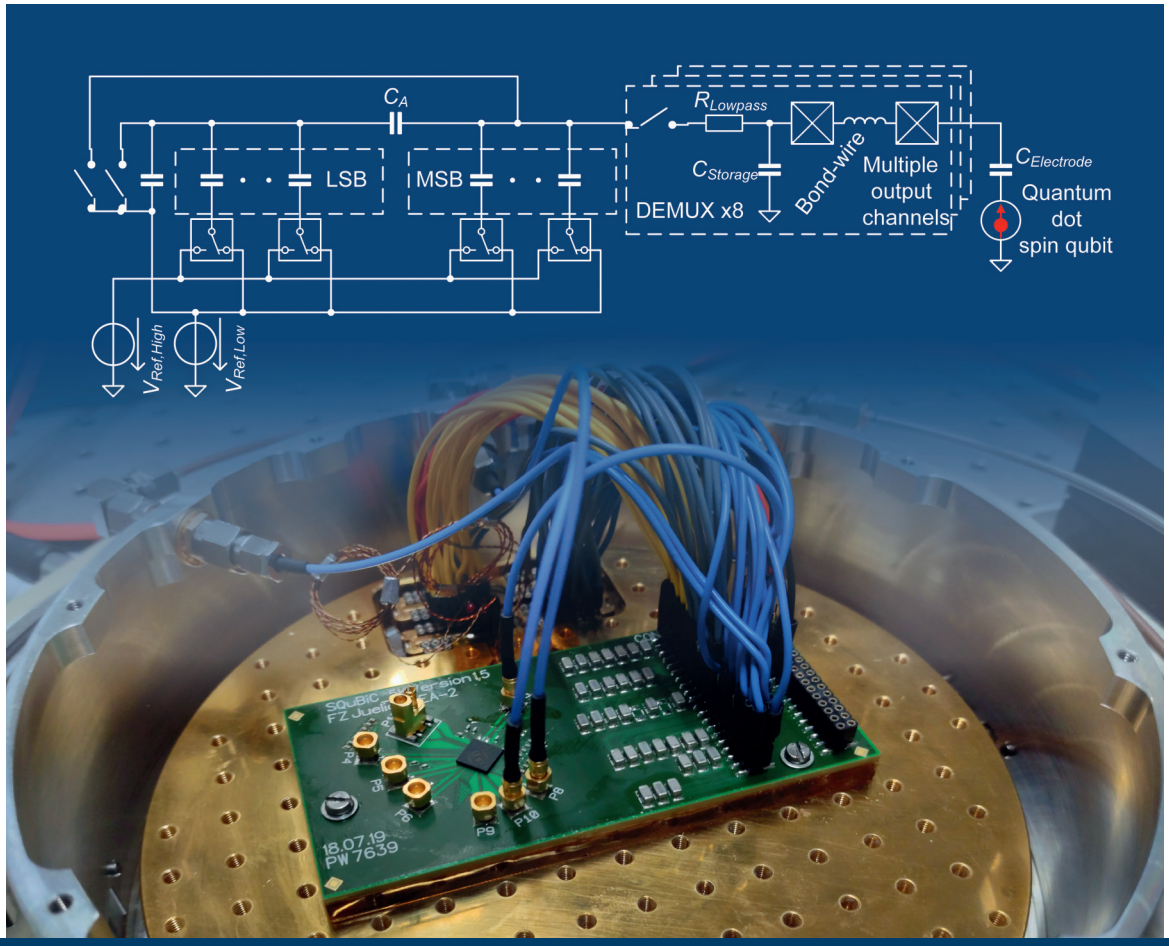

Modelling, implementation and characterization of a Bias-DAC in CMOS as a building block for scalable cryogenic control electronics for future quantum computers

Patrick Norbert Vliex

Information
Band / Volume 74
ISBN 978-3-95806-588-8

Mitglied der Helmholtz-Gemeinschaft

JÜLICH
Forschungszentrum

Forschungszentrum Jülich GmbH
Zentralinstitut für Engineering, Elektronik und Analytik (ZEA)
Systeme der Elektronik (ZEA-2)

Modelling, implementation and characterization of a Bias-DAC in CMOS as a building block for scalable cryogenic control electronics for future quantum computers

Patrick Norbert Vliex

Schriften des Forschungszentrums Jülich
Reihe Information / Information Band / Volume 74

ISSN 1866-1777 ISBN 978-3-95806-588-8

Contents

Information
Band / Volume 74
ISBN 978-3-95806-588-8

Mitglied der Helmholtz-Gemeinschaft

JÜLICH
Forschungszentrum